



Veröffentlicht auf *edacentrum* (<https://www.edacentrum.de>)

[Startseite](#) > Druckeroptimiertes PDF

Druckeroptimiertes PDF

Ihre E-Mail-Adresse: *

Ihr Name:

Senden an: *

Mehrere Adressen können durch Kommata getrennt und/oder in verschiedenen Zeilen angegeben werden.

Betreff: *

Nachricht der Website edacentrum von Jemand

Zu sendende Seite: [RISC-V core implementation in synthesizable SystemC-RTL](#)

Ihre Nachricht: *

Nur den Anrisstext senden

CAPTCHA

Diese Frage soll automatisierten Spam verhindern und überprüft, ob Sie ein menschlicher Besucher sind.

E-Mail senden

Abbrechen

edacentrum | Schneiderberg 32 | 30167 Hannover | fon: +49 511 762-19699 | email: [info@edacentrum \[dot\] denach](mailto:info@edacentrum.de)
[oben](#)

Quell-URL: <https://www.edacentrum.de/printmail/risc-v-core-implementation-synthesizable-systemc-rtl>