

RISC-V nun auch bei Maxim Integrated

2020/10/09

... in the Press ^[1]

Untertitel:

Im Mikrocontroller MAX78000 für IoT-Geräte mit KI-Funktionen wie intelligenten Kameras kombiniert Maxim ARM- und RISC-V-Technik.

Publishing Date: Do., 2020/10/08

Found at: [heise.de](https://www.heise.de)

Found at: [RISC-V nun auch bei Maxim Integrated](#) ^[2]

[...]

Doch auch der große japanische Chiphersteller **Renesas** ^[3] will ab 2021 Application-Specific Standard Products (ASSP) mit RISC-V-Kernen (von Andes Technology) auf den Markt bringen. **NXP hat den RV32M1-VEGA** ^[4] für ein Entwicklerboard aufgelegt. **Infineon und Bosch sind an den Projekten Scale4Edge** ^[5] und Safe4I beteiligt. Zudem arbeiten Western Digital, Nvidia und Samsung an RISC-V-Technik.

[...]

Das Projekt Scale4Edge wird unter den Förderkennzeichen 16ME0122K-140, 16ME0465, 16ME0900, 16ME0901 im Förderprogramm ZuSE durch das deutsche Bundesministerium für Bildung und Forschung (BMBF) gefördert.

Quell-URL: <https://www.edacentrum.de/scale4edge/risc-v-nun-auch-bei-maxim-integrated>

Links:

[1] <https://www.edacentrum.de/scale4edge/taxonomy/term/108>

[2] <https://www.heise.de/news/RISC-V-nun-auch-bei-Maxim-Integrated-4924590.html>

[3] <https://www.heise.de/news/Renesas-nutzt-auch-RISC-V-Technik-4917979.html>

[4] <https://www.heise.de/meldung/RISC-V-Board-fuer-Studenten-mit-Bluetooth-und-ARM-Kernen-4298446.html>

[5] <https://www.heise.de/news/Scale4Edge-Vertrauenswuerdige-RISC-V-Spezialprozessoren-4921046.html>